

# 黃昆平 個人履歷表

\***現職**：工業技術研究院 機械與機電系統研究所 低碳熱能應用技術部經理

\***學歷**：

國別	學校名稱	系所	學位	起迄年月(西元)
中華民國	國立交通大學	材料科學工程	博士	1997/09 ~ 2004/06
中華民國	國立中興大學	材料工程	碩士	1995/09 ~ 1997/06

\***主要經歷**：

服務機關	服務部門	職稱	起迄年月(西元)
工業技術研究院	機械與機電系統研究所 綠色製造技術組	經理	2022/01 ~ 至今
工業技術研究院	機械與機電系統研究所 先進機械組	專案經理	2012/07 ~ 2021/12
工業技術研究院	機械與系統研究所 新興能源組	研究員	2008/11 ~ 2012/06

\***專長**：半導體材料、材料分析、石墨烯儲能、微波加熱

**重要成就**：大面積奈米石墨烯壁製作技術、超高電壓石墨烯超級電容器、半導體低溫摻雜活化技術、均勻微波加熱技術

**獲獎事蹟**：2013 工研院傑出研究銅牌獎(高品質石墨烯粉末製造技術研究)、2017 R&D 100 Award(半導體微波退火技術)、2021 工研院傑出研究金牌獎(相控陣列變頻微波技術開發)

**著作論文**：(近五年)

1. Yu-Pin Lin, Tsung-Eong Hsieh, Yen-Chih Chen, **Kun-Ping Huang**, "Formation of gradient Ga nization", Mater. Chem. Phys., 217, 199 (2018) distribution in Cu(In,Ga)Se<sub>2</sub> thin-film solar cells prepared by (InGa)<sub>2</sub>Se<sub>3</sub>/CuInGaSe<sub>2</sub> stacking structure followed by Se-Vapor Selenization", Mater. Chem. Phys., 217, 199 (2018)
2. P.-J. Sung, C.-Y. Chang, L.-Y. Chen, K.-H. Kao, C.-J. Su, T.-H. Liao, C.-C. Fang, C.-J. Wang, T.-C. Hong, C.-Y. Jao, H.-S. Hsu, S.-X. Luo, Y.-S. Wang, H.-F. Huang, J.-H. Li, Y.-C. Huang, F.-K. Hsueh, C.-T. Wu, Y.-M. Huang, F.-J. Hou, G.-L. Luo, Y.-C. Huang, Y.-L. Shen, W. C.-Y. Ma, **K.-P. Huang**, K.-L. Lin, S. Samukawa, Y. Li, G.-W. Huang, Y.-J. Lee, J.-Y. Li, W.-F. Wu, J.-M. Shieh, T.-S. Chao, W.-K. Yeh, Y.-H. Wang, "Voltage Transfer Characteristic Matching by Different Nanosheet Layer Numbers of Vertically Stacked Junctionless CMOS Inverter for SoP/3D-ICs applications", IEDM 21.4.1 (2018)
3. Da-Je Hsu, Yu-Wen Chi, **Kun-Ping Huang**, and Chi-Chang Hu, "Electrochemical activation of vertically grown graphene nanowalls synthesized by plasma-enhanced chemical vapor deposition for high-voltage supercapacitors", Electrochimica Acta 300, 324 (2019). (IF=6.901)
4. S.-W. Chang, P.-J. Sung, T.-Y. Chu, D. D. Lu, C.-J. Wang, N.-C. Lin, C.-J. Su, S.-H. Lo, H.-F. Huang, J.-H. Li, M.-K. Huang, Y.-C. Huang, S.-T. Huang, H.-C. Wang, Y.-J. Huang, J.-Y. Wang, L.-W. Yu, Y.-F. Huang, F.-K. Hsueh, C.-T. Wu, W. C.-Y. Ma, K.-H. Kao, Y.-J. Lee, C.-L. Lin, R.W. Chuang, **K.-P. Huang**, S. Samukawa, Y. Li8, W.-H. Lee, T.-S. Chao, G.-W. Huang, W.-F. Wu, J.-Y. Li, J.-M. Shieh, W.-K. Yeh, Y.-H. Wang, "First Demonstration of CMOS Inverter and 6T-SRAM Based on GAA CFETs Structure for 3D-IC Applications" IEEE IEDM 11.7.1 (2019)
5. T.-Z. Hong, W.-H. Chang, A. Agarwal, Y.-T. Huang, C.-Y. Yang, T.-Y. Chu, H.-Y. Chao, Y. Chuang, S.-T. Chung, J.-H. Lin, S.-M. Luo, C.-J. Tsai, M.-J. Li, X.-R. Yu, N.-C. Lin, T.-C. Cho, P.-J. Sung, C.-J. Su, G.-L. Luo, F.-K. Hsueh, K.-L. Lin, H. Ishii, T. Irisawa, T. Maeda, C.-T. Wu, W. C.-Y. Ma, D.-D. Lu, K.-H. Kao, Y.-J. Lee, H. J.-H. Chen, C.-L. Lin, R. W. Chuang, **K.-P. Huang**, S. Samukawa, Y.-M. Li, J.-H. Tarn, T.-S. Chao, M. Miura, G.-W. Huang, W.-F. Wu, J.-Y. Li, J.-M. Shieh, Y.-H. Wang, W.-K. Yeh, "First Demonstration of heterogenous Complementary FETs utilizing Low-Temperature (200°C) Hetero-Layers Bonding Technique (LT-HBT)", IEEE IEDM DOI: 10.1109/IEDM13553.2020.9372001